

e7PCIe-v2 IPコア

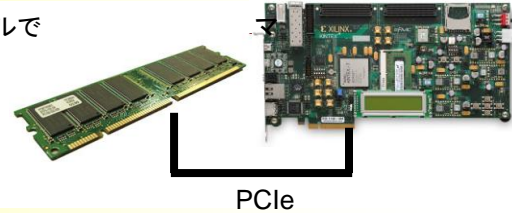
FPGAとCPU間のデータアクセスを簡単に!!

e7 PCIe IPコアは、単純なハンドシェイクプロトコルでPCI Expressによる通信を実現するソフトマクロです。



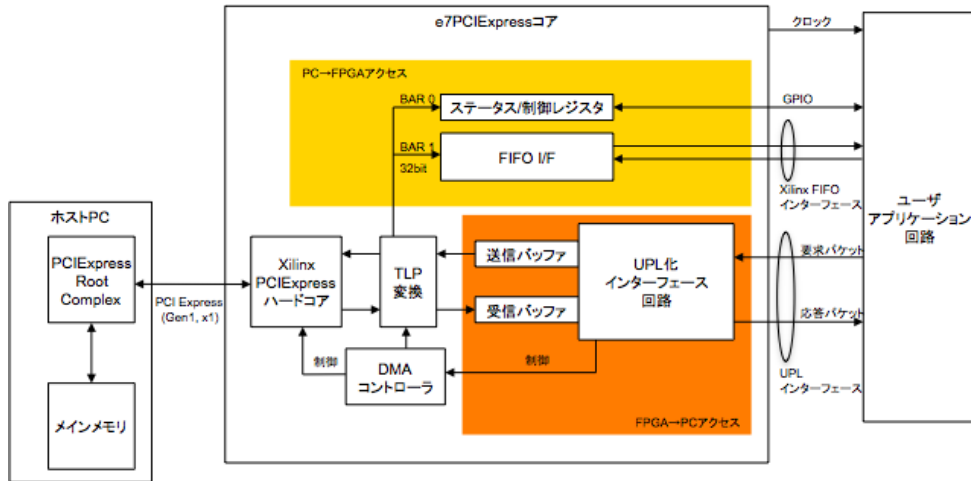
FPGAからマザーボード上の大容量メモリを自在に活用

e7 PCIeコアではPCIeを意識することなく簡単なハンドシェイクプロトコルでマザーボード上のメインメモリにアクセスできます。
メインメモリを介したCPUとのデータをやり取りはもちろん、安価かつ大容量のメインメモリをFPGA上の回路の作業メモリとして簡単に活用できます。



CPUからFPGA側へのアクセス機能にも対応

CPUからFPGAへのデータの受け渡しのために、FIFOインターフェース機能を用意しております。Xilinx LogiCoreIPのFIFOモジュールインターフェースにより、ユーザが作成したFIFO IPと簡単に接続でき、CPU(ソフトウェア)側からは、メモリマップドIOで双方向のデータの受け渡しが可能です。また、32本の割り込み信号、GPIO機能にも対応しております。



FPGA上のプロセッサやソフトウェア開発は不要です!!

e7PCIe IPコアはロジックのみでプロトコル処理を実現しますので、ソフトウェアやソフトウェアを動作させるためのプロセッサは必要ありません。従って、開発ツールの追加投資の必要がなく、いつものハードウェア設計手順、開発ツールでPCIe経由でメモリの読み書きをする機器の開発ができます。

対応デバイス: Kintex7シリーズ、Spartan6シリーズ



株式会社イーツリーズ・ジャパン <http://e-trees.jp>
〒192-0045 東京都八王子市大和田町2-9-2 大和運輸ビル3F
TEL:042-649-2322 FAX:042-649-2344 E-mail:sales@e-trees.jp