

e7Memiface IPコア

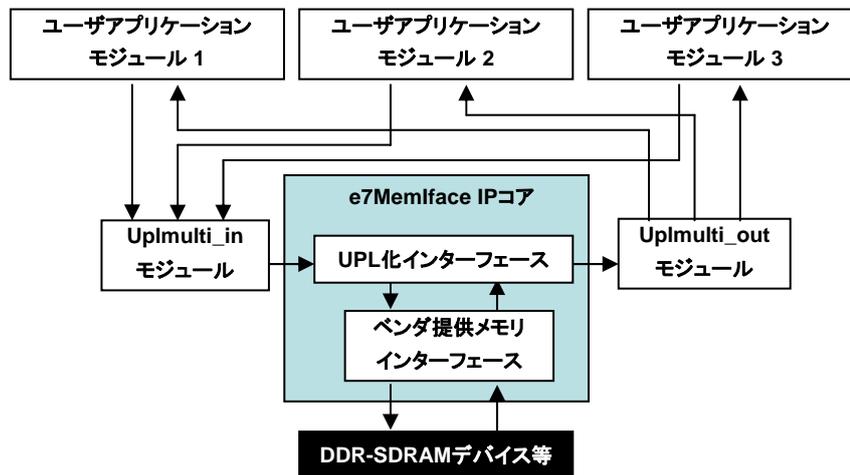
FPGAから外部メモリデバイスを手軽に利用!!

e7 Memiface IPコアは、FPGAに接続したメモリデバイスをUPLインターフェイスに変換するソフトマクロです。



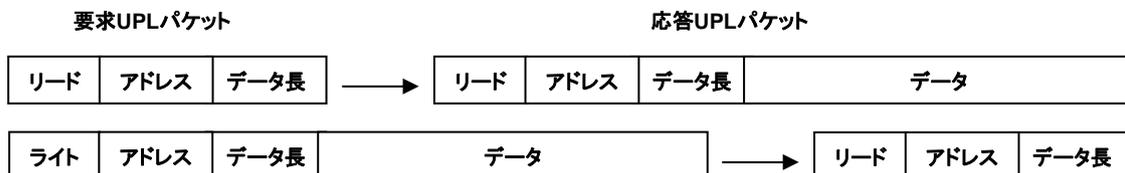
様々な外部メモリデバイスを1つのインターフェイスでアクセス可能に

e7Memiface IPコアは、DDR-SDRAM, DDR2-SDRAM, 同期SRAM, FPGA内臓BlockRAMなど、様々なメモリデバイスをUPLインターフェイスに変換するIPコア群です。デバイス特有のリフレッシュ動作やページング動作などをユーザアプリケーションから隠蔽し、メモリデバイスへのアクセスを容易にします。またUPLマルチプレクサと組み合わせて、複数アプリケーションからのアービトレーションも実現できます。



シンプルなUPLパケット構成

基本的なリードコマンド、ライトコマンドに加えて、デバイスやアプリケーションに応じたコマンドの拡張も可能です。



株式会社イーツリーズ・ジャパン <http://e-trees.jp>
 〒192-0045 東京都八王子市大和田町2-9-2 大和運輸ビル2F
 TEL:042-649-2322 FAX:042-649-2344
 E-mail:sales@e-trees.jp

このカタログは2012年4月現在のものです。内容は予告なく変更することがあります。

